DOCKET NO.: STMI07-01185

**PATENT** 

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

n re application of

ERIC PICOLLET, ET AL.

U.S. Serial No.

10/669,083

Filed

FEB 1 9 2004

September 23, 2003

For

METHOD OF **DETERMINING** AN **ELECTRICAL** 

CAPACITANCE OF A CIRCUIT COMPONENT AND METHOD

OF DEFINING A DIMENSION OF SUCH A COMPONENT

Group No.

2856

Examiner

(Not Yet Assigned)

Commissioner for Patents P.O. Box 1450 Alexandria, VA 22313-1450

Sir:

### **CERTIFICATE OF MAILING BY FIRST CLASS MAIL**

The undersigned hereby certify that the enclosed:

- 1) Postcard Receipt; and,
- 2) Certified copy of French Application No. 0211726; and,

relating to the above application, were sent to the Commissioner for Patents via First Class Mail in an envelope addressed to: Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450 on February // 2004.

Date: Feb. 16, 2004

Date: Feb. 16, 2004

William A. Munck

Registration No. 39,308

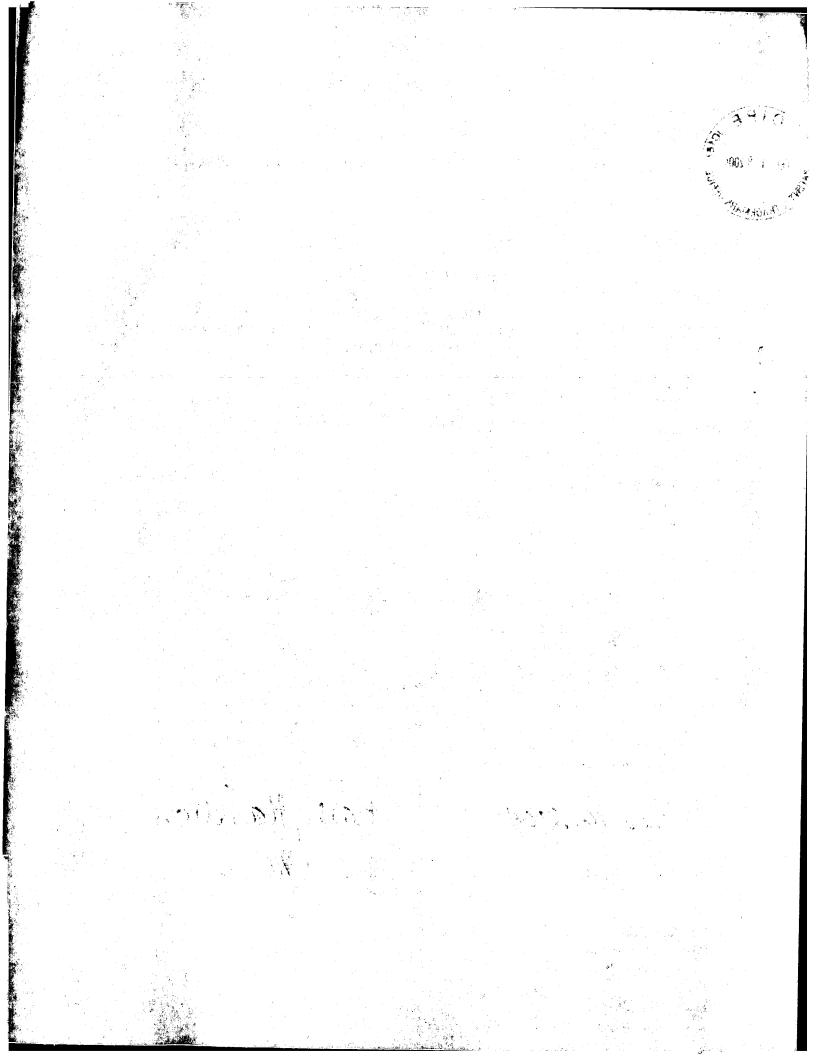
Docket Clerk

P.O. Drawer 800889

Dallas, Texas 75380

Phone: (972) 628-3600 Fax: (972) 628-3616

E-mail: wmunck@davismunck.com



REPUBLIQUE FRANÇAISE



## BREVET D'INVENTION

### CERTIFICAT D'UTILITÉ - CERTIFICAT D'ADDITION

### COPIE OFFICIELLE

Le Directeur général de l'Institut national de la propriété industrielle certifie que le document ci-annexé est la copie certifiée conforme d'une demande de titre de propriété industrielle déposée à l'Institut.

**0 8 OCT. 2003**Fait à Paris, le

Pour le Directeur général de l'Institut national de la propriété industrielle Le Chef du Département des brevets

Martine PLANCHE

INSTITUT NATIONAL DE LA PROPRIETE INDUSTRIELLE SIEGE 26 bis, rue de Saint Petersbourg 75800 PARIS cedex 08 Téléphone : 33 (0)1 53 04 53 04 Télécopie : 33 (0)1 53 04 45 23 www.inpi.fr

1er dépôt



Adresse électronique (facultatif)

### BREVET D'INVENTION CERTIFICAT D'UTILITÉ

cerfa N° 11354\*01

Code de la propriété intellectuelle - Livre VI

## REQUÊTE EN DÉLIVRANCE page 1/2

R1

75800 Paris Cedex 08 Téléphone : 33 (1) 53 04 53 04 Télécopie : 33 (1) 42 94 86 54 Cet imprimé est à remplir lisiblement à l'encre noire NOM ET ADRESSE DU DEMANDEUR OU DU MANDATAIRE Réservé à l'INPI REMISE DES PIÈCES À QUI LA CORRESPONDANCE DOIT ÊTRE ADRESSÉE DATE 23 SEPT 2002 LIEU 75 INPI PARIS CABINET PLASSERAUD Nº D'ENREGISTREMENT. 0211726 NATIONAL ATTRIBUÈ PAR L'INPI 84. rue d'Amsterdam 23 SEP. 2002 DATE DE DÉPÔT ATTRIBUÉE 75440 PARIS CEDEX 09 PAR L'INPI Vos références pour ce dossier BLO/PHB/NC/BFF020260 (facultatif) Confirmation d'un dépôt par télécople N° attribué par l'INPI à la télécopie Cochez l'une des 4 cases sulvantes 2 NATURE DE LA DEMANDE Demande de brevet X Demande de certificat d'utilité Demande divisionnaire Date N° Demande de brevet initiale Date Ν° ou demande de certificat d'utilité initiale Transformation d'une demande de Date brevet européen Demande de brevet initiale Nº 3 TITRE DE L'INVENTION (200 caractères ou espaces maximum) PROCEDE POUR DETERMINER UNE CAPACITE ELECTRIQUE D'UN COMPOSANT DE CIRCUIT, ET PROCEDE POUR DIMENSIONNER UN TEL COMPOSANT Pays ou organisation 4 DÉCLARATION DE PRIORITÉ No Date \_ \_ \_ \_ \_ OU REQUÊTE DU BÉNÉFICE DE Pays ou organisation Nº LA DATE DE DÉPÔT D'UNE Date | | | | | | Pays ou organisation DEMANDE ANTÉRIEURE FRANÇAISE Date LILILI S'il y a d'autres priorités, cochez la case et utilisez l'imprimé «Suite» S'il y a d'autres demandeurs, cochez la case et utilisez l'imprimé «Suite» 5 DEMANDEUR STMICROELECTRONICS SA Nom ou dénomination sociale Prénoms Société Anonyme Forme juridique 341459386 N° SIREN Code APE-NAF 29, Boulevard Romain Rolland 92120 MONTROUGE Adresse Code postal et ville FRANCE Pays Nationalité N° de téléphone (facultatif) N° de télécopie (facultatif)



### 1er dépôt BREVET D'INVENTION CERTIFICAT D'UTILITÉ



# REQUÊTE EN DÉLIVRANCE page 2/2



REMISE DES PIÈC DATE	CES Neserve a TIMT				
LILU	23 SEPT 2002				
N° D'ENREGISTRI	75 INPI PARIS				
NATIONAL ATTRIE	(17117)	26		DB 540 W / 010801	
Vos références pour ce dossier : (facultatif)		BLO/PHB/NC/BFF020260			
6 MAND	MAIRE (s'il y a lieu)				
Nom	1. (A. 1. 1. 1. 1. 1. 1. 1. 1. 1. 1. 1. 1. 1.			ing and the second of the seco	
Prénom	ermanica errore e commence e commence.	Cabinet PLASSERAUD			
Cabinet	ou Société	Caning L LACOL	:NAUD		
	N °de pouvoir permanent et/ou de lien contractuel				
THE RESERVE OF THE PARTY OF THE	Rue	84, rue d'Amsterdam			
Adresse	Code postal et ville	75009 PARIS			
	Pays		2 11 1 15 10 10 10 10 10 10 10 10 10 10 10 10 10		
	éléphone (facultatif)	· · · · · · · · · · · · · · · · · · ·	to a transfer contains of the	and a control of the	
	élécopie (facultatif)	an a magne arang pangkanan arang a 55 may a aka ma	ann ann an		
. Ok. Silvanian	électronique (facultatif)	n estingui de colore de	ter straker - යුදුර දෙන , නොරුදු පුරුමුණු	. BOTTON DOS OF THE STATE OF TH	
M INVEN	TEUR (S)	Les inventeurs sont nécessairement des personnes physiques			
	nandeurs et les inventeurs	☐ Oui			
7 1 1 REARDS 5 1	mêmes personnes	□ Non : Dans ce cas remplir le formulaire de Désignation d'inventeur(s)			
8 RAPPO	RT DE RECHERCHE		une demande de breve	et (y compris división et transformation)	
	Établissement immédiat	X			
	ou établissement différé				
Daiama	- 4 - 4 - 4 - 4 - 4 - 4 - 4 - 4 - 4 - 4	Uniquement pour les personnes physiques effectuant elles-mêmes leur propre dépôt			
Paleme	nt échelonné de la redevance (en deux versements)	□ Oui			
	·	□ Non			
9 RÉDUC	TION DU TAUX	Uniquement pou	r les personnes physiqu	es	
	EDEVANCES	Requise pour la première fois pour cette invention (joindre un avis de non-imposition)			
		☐ Obtenue antérieurement à ce dépôt pour cette invention (joindre une copie de la			
		décision d'admission à l'assistance gratuite ou indiquer sa référence): AG			
	avez utilisé l'imprimé «Suite»,			,	
	ez le nombre de pages jointes				
SIGNATURE DU DEMANDEUR				VISA DE LA PRÉFECTURE OU DE L'INPI	
OU DU MANDATAÎRE (Nom et qualité du signataire)		)		00 22 2 11111 7	
Bertrand	//	1		1 ( ) ~ ~	
CPI Nº S		1		E GUICHET	
OI IN	//				

# PROCEDE POUR DETERMINER UNE CAPACITE ELECTRIQUE D'UN COMPOSANT DE CIRCUIT, ET PROCEDE POUR DIMENSIONNER UN TEL COMPOSANT

La présente invention concerne un procédé pour déterminer une capacité électrique d'un composant de circuit, le composant comprenant deux parties conductrices.

5

10

15

20

25

30

La détermination de la capacité d'interaction électrostatique entre deux parties conductrices est un besoin récurrent lors de la conception de circuits intégrés. Elle intervient notamment pour caractériser des condensateurs mis en œuvre dans des circuits, ou pour caractériser des interactions électrostatiques entre différentes parties conductrices, telles que, par exemple des pistes de transmission de signaux électriques. En effet, des telles interactions génècent des délais intervenant dans le fonctionnement électrique du circuit qui incorpore ces parties conductrices. Dans le cas de pistes de transmission de signaux électriques, ces délais ralentissent la transmission des signaux.

Une première méthode pour déterminer de telles capacités consiste à résoudre les équations fondamentales d'électrostatique, connues de l'Homme du métier. Ces équations peuvent notamment être réduites à l'équation de Laplace portant sur le potentiel électrostatique, associée à des conditions aux limites adaptées aux parties conductrices envisagées. Néanmoins, une résolution exacte du problème ainsi posé n'est possible que pour des configurations géométriques simples des parties conductrices, qui ne correspondent généralement pas à des configurations réelles utilisées dans des circuits intégrés.

Des méthodes de résolution approchée de l'équation de Laplace, notamment par éléments finis, ont été développées qui permettent de calculer le potentiel électrostatique en des points déterminés d'un voisinage des parties conductrices. Une estimation de la capacité des deux parties conductrices en est alors facilement déduite. Pour que cette estimation présente une précision suffisante, de telles méthodes nécessitent le calcul du potentiel électrostatique en un très grand nombre de points. De ce fait, elles sont fastidieuses, longues,

10

15

20

25

30

nécessitent d'utiliser des stations de calcul de puissance de calcul élevée et sont coûteuses en temps de calcul.

Afin de réduire la quantité de calculs nécessaire des méthodes à éléments finis, des approximations et des simplifications sont couramment effectuées qui altèrent la précision de l'estimation obtenue. Ces approximations comprennent notamment des simplifications de la configuration des parties conductrices, telles que, par exemple, le fait de négliger l'épaisseur de plaques conductrices par rapport à leur longueur et à leur largeur. L'estimation de la capacité ainsi calculée diffère alors souvent de 10%, voire 14%, de la capacité réelle, lorsque cette dernière peut être, par exemple, déterminée expérimentalement.

De façon générale, l'écart relatif entre la capacité ainsi estimée et la capacité réelle d'un composant intégré augmente lorsque la taille dudit composant diminue. Cette augmentation résulte notamment de contributions négligées dans le calcul de la capacité, dont l'importance croît par rapport aux contributions prises en compte dans le calcul, lorsque le composant devient plus petit. De telles contributions négligées sont, par exemple, liées à des bords parties conductrices. L'intégration croissante de des circuits électroniques fabriqués aujourd'hui nécessite par conséquent des méthodes précises d'estimation de capacités.

Enfin, pour certaines configurations géométriques des parties conductrices, des méthodes empiriques ont été développées au cours des dernières décennies, qui sont basées sur des résultats expérimentaux obtenus pour des géométries simplifiées, et qui réduisent considérablement la quantité de calculs nécessaires.

La présente invention propose une méthode d'estimation de la capacité de deux parties conductrices disposées selon une configuration particulière, qui est rapide et ne nécessite pas d'approximations ni de simplifications qui altèrent sensiblement la précision de l'estimation. De plus, la configuration envisagée comprend deux matériaux diélectriques distincts disposés à proximité des parties conductrices, ce qui correspond à de nombreux

composants électroniques réels.

5

10

15

20

25

30

La présente invention se rapporte à un composant de circuit qui comprend :

- une première plaque conductrice rectangulaire, de largeur W, de longueur L et d'épaisseur t<sub>M1</sub>;
- une seconde plaque conductrice parallèle à la première plaque et espacée de celle-ci d'une distance t<sub>Ox</sub>, ayant une partie centrale rectangulaire en regard de la première plaque et une partie périphérique entourant ladite partie centrale;
- un premier matériau diélectrique homogène, de permittivité diélectrique relative  $\epsilon_{\rm Ox}$ , disposé entre les première et seconde plaques et ayant une épaisseur égale à  $t_{\rm Ox}$  entre les deux plaques et à  $t_{\rm OxSt}$  au droit de la dite partie périphérique de la seconde plaque, de sorte que ledit premier matériau diélectrique présente une marche de hauteur  $t_{\rm Ox}$ - $t_{\rm OxSt}$  sur le pourtour de la première plaque ; et
- un second matériau diélectrique homogène, de permittivité diélectrique relative  $\epsilon_{\rm E}$  entourant la première plaque et le premier matériau diélectrique.

Cette configuration de parties conductrices, combinée avec deux matériaux diélectriques, correspond à une conception de condensateurs intégrés fréquemment utilisée, compatible avec la technologie MIM (« Métal-Isolant-Métal »). Les dimensions de la première plaque conductrice, inférieures à celles de la seconde plaque conductrice, réduisent une éventuelle dispersion des capacités réelles d'une série de condensateurs provoquée par un défaut d'alignement des deux plaques l'une par rapport à l'autre, lors de fabrication des condensateurs.

Par ailleurs, pour augmenter la capacité d'un condensateur ayant une telle structure sans augmenter ses dimensions, le premier matériau diélectrique peut être choisi de façon à posséder une permittivité diélectrique relative élevée, par exemple de l'ordre de 23. Le second matériau diélectrique peut-

être, par exemple, de la silice, selon le procédé de fabrication du circuit électrique comprenant le condensateur. La permittivité diélectrique relative de la silice est de l'ordre de 4, comprise entre 3,7 et 4,2. Ainsi, grâce à la distinction entre les deux matériaux électriques dans le procédé de l'invention, le premier matériau diélectrique peut être spécialement choisi en fonction de besoins particuliers, notamment liés à la nature du composant de circuit, tout en conservant un second matériau diélectrique adapté à la technologie de réalisation du circuit électrique.

Le procédé d'estimation selon l'invention comprend l'obtention d'une estimation de la capacité du composant comme une somme de plusieurs termes incluant au moins deux termes de la forme  $C_0 \cdot W \cdot L$  et  $C_1 \cdot 2(W + L)$ ,

$$\text{avec } C_0 = \frac{\epsilon_0 \cdot \epsilon_{Ox}}{t_{Ox}} \text{ et } C_1 = \frac{\epsilon_0}{\pi} \cdot \text{K} \cdot \text{Log(a)},$$

5

10

20

25

•  $\epsilon_0$  étant la permittivité diélectrique du vide,

$$\bullet \ \ \mathsf{K} = \frac{\epsilon_{\mathsf{Ox}} \cdot \epsilon_{\mathsf{E}}}{\epsilon_{\mathsf{Ox}} - \left(\frac{\left(\epsilon_{\mathsf{E}} - \epsilon_{\mathsf{Ox}}\right)^2}{\left(\epsilon_{\mathsf{E}} + \epsilon_{\mathsf{Ox}}\right)} \cdot \frac{t_{\mathsf{OxSt}}}{t_{\mathsf{Ox}}}\right)},$$

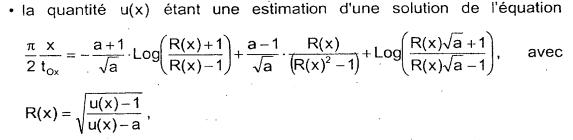
• 
$$a = -1 + 2k^2 + 2k\sqrt{k^2 - 1}$$
 avec  $k = 1 + \frac{t_{M1}}{t_{Ox}}$ ,

En effet, il a été constaté par les inventeurs que la somme  $C_0 \cdot W \cdot L + C_1 \cdot 2(W + L)$  constitue une estimation de la capacité suffisamment précise dans de nombreux cas.

Dans le mode de mise en œuvre préféré de l'invention, la somme formant l'estimation de la capacité comprend deux termes supplémentaires, généralement inférieurs aux deux termes précédents. Ces deux termes supplémentaires augmentent la précision de l'estimation obtenue. Ils sont de la forme  $\left[C_2(W)+C_3(W)\right]\cdot 2L$  et  $\left[C_2(L)+C_3(L)\right]\cdot 2W$ , avec pour x=W ou L :

$$C_2(x) = \frac{\varepsilon_0}{\pi} \cdot K \cdot Log(\frac{u(x)}{a}) \text{ et } C_3(x) = \frac{\varepsilon_0 \cdot \varepsilon_{Ox}}{\pi} \cdot \left[2 - Log4 - Log(1 - 2\exp(-2\theta(x)))\right],$$

Log désignant le logarithme népérien.



exp désignant l'exponentielle de base e, et

• 
$$\theta(x) = 1 + \pi \frac{x}{2t_{ox}}$$
.

Les deux termes  $[C_2(W)+C_3(W)]\cdot 2L$  et  $[C_2(L)+C_3(L)]\cdot 2W$  sont donc rajoutés à la somme formant l'estimation de la capacité du composant. Ainsi, selon le mode de mise en œuvre préféré de l'invention, l'estimation de la capacité peut s'écrire :

$$C = C_0 \cdot W \cdot L + C_1 \cdot 2(W + L) + [C_2(W) + C_3(W)] \cdot 2L + [C_2(L) + C_3(L)] \cdot 2W.$$

Eventuellement, d'autres termes peuvent encore y être ajoutés.

Un avantage particulier du procédé de l'invention et de son mode de mise en œuvre préféré réside dans la facilité de leur programmation, liée au fait que seules des équations simples sont utilisées pour obtenir l'estimation de la capacité. Des instruments de calculs usuels suffisent alors.

Préférablement, la quantité u(x) est obtenue en utilisant une méthode itérative de résolution approximative, appliquée à l'équation :

$$\frac{\pi}{2} \frac{x}{t_{Ox}} = -\frac{a+1}{\sqrt{a}} \cdot Log \left( \frac{R(x)+1}{R(x)-1} \right) + \frac{a-1}{\sqrt{a}} \cdot \frac{R(x)}{\left( R(x)^2 - 1 \right)} + Log \left( \frac{R(x)\sqrt{a}+1}{R(x)\sqrt{a}-1} \right), \text{ avec}$$

 $R(x) = \sqrt{\frac{u(x)-1}{u(x)-a}}$ . Une telle méthode est par exemple la méthode dite « de

Newton » ou « des tangentes », connue de l'Homme du métier. L'estimation de la capacité C est alors reliée de façon analytique aux paramètres géométriques des première et seconde plaques, ainsi qu'aux permittivités diélectriques relatives des premier et second matériaux diélectriques, ce qui en permet une détermination particulièrement simple.

L'invention concerne aussi un procédé de simulation numérique d'un

20

10

15

10

15

20

25

30

comportement électrique d'un circuit, qui utilise au moins une capacité d'un composant du circuit déterminée de la façon précédente. Outre le cas d'un condensateur, une telle capacité peut intervenir dans de nombreux autres composants. Parmi ces autres composants, on peut citer les cas où les première et seconde plaques conductrices correspondent à deux portions de pistes de transmission de signaux électriques, ou encore des composants dans lesquels la seconde plaque conductrice correspond à un substrat conducteur électrique portant les premier et second matériaux diélectriques ainsi que la première plaque conductrice.

Eventuellement, le composant électrique peut comprendre en outre, en plus des première et seconde plaques conductrices, un substrat conducteur électrique sensiblement plan disposé parallèlement aux deux plaques, à l'arrière de la seconde plaque, le substrat comprenant une partie centrale rectangulaire en regard de la seconde plaque et une partie périphérique entourant ladite partie centrale, et dans lequel le second matériau diélectrique est en outre disposé entre la seconde plaque conductrice et le substrat. Le procédé de l'invention peut alors être de nouveau utilisé pour estimer une capacité d'interaction de la seconde plaque avec le substrat, distincte de la

L'invention concerne par ailleurs un procédé pour dimensionner un condensateur formé de deux plaques conductrices et de deux matériaux diélectriques agencés de la façon décrite plus haut. Les permittivités  $\epsilon_{Ox}$  et  $\epsilon_{E}$ , ainsi que les épaisseurs  $t_{Ox}$ ,  $t_{M1}$ , et  $t_{OxSt}$  sont fixées par le procédé de fabrication du condensateur, alors que la largeur W est déterminée par le concepteur du circuit. Le dimensionnement du condensateur consiste alors à déterminer la longueur L de la première plaque pour obtenir une capacité  $C_u$  fixée.

capacité entre les deux plaques conductrices.

Le procédé de dimensionnement du condensateur inclut, de même que le procédé d'estimation décrit plus haut, le calcul des grandeurs  $C_0$  et  $C_1$  définies ci-dessus, et comprend le calcul d'une première valeur approchée  $L_1$  de la longueur L comme un quotient entre une somme de premiers termes et

10

15

20

25

une somme de seconds termes, lesdits premiers termes comprenant  $C_u$  et au moins un terme de la forme  $-2 \cdot C_1 \cdot W$ , lesdits seconds termes comprenant au moins deux termes de la forme  $C_0 \cdot W$  et  $2 \cdot C_1$ . La valeur de  $L_1$  est ainsi donnée par l'équation :  $L_1 = \frac{C_u - 2 \cdot C_1 \cdot W}{C_0 \cdot W + 2C_1}$ .

De même que pour le mode de mise en œuvre préféré du procédé d'estimation de l'invention, le procédé de dimensionnement peut inclure en outre le calcul des grandeurs  $C_2(W)$ ,  $C_2(L_0)$ ,  $C_3(W)$  et  $C_3(L_0)$ ,  $L_0$  étant une valeur initiale déterminée. Les dits premiers termes incluent alors en outre deux termes de la forme  $-2 \cdot C_2(L_0)$ .W et  $-2 \cdot C_3(L_0)$ .W, et les dits seconds termes incluent en outre deux termes de la forme  $2 \cdot C_2(W)$  et  $2 \cdot C_3(W)$ . La première valeur approchée L1 de la longueur L est alors donnée par l'équation :

$$L_1(L_0) = \frac{C_u - 2W(C_1 + C_2(L_0) + C_3(L_0))}{C_0 \cdot W + 2C_1 + 2(C_2(W) + C_3(W))}.$$

Eventuellement, une seconde valeur approchée  $L_2$  de L peut être obtenue en appliquant la formule précédente à la première valeur approchée  $L_1$ . On calcule ainsi :  $L_2(L_1) = \frac{C_u - 2W(C_1 + C_2(L_1) + C_3(L_1))}{C_0 \cdot W + 2C_1 + 2(C_2(W) + C_3(W))}$ . De façon identique, des itérations successives de la même formule, appliquée successivement à la valeur approchée résultant de l'itération antérieure, permettent d'obtenir des valeurs approchées de L de plus en plus exactes.

La valeur initiale L<sub>0</sub> peut être prise égale à W.

De même que pour l'estimation de la capacité, les quantités u associées aux valeurs de W,  $L_0$ ,  $L_1$ , ... peuvent être obtenues en utilisant une méthode itérative de résolution approximative d'équation, connues de l'Homme du métier. Cette méthode itérative peut encore être, par exemple, celle dite « de Newton ».

L'invention concerne enfin un programme d'ordinateur comprenant des instructions pour appliquer, lors d'une exécution du programme dans un ordinateur, un procédé d'estimation d'une capacité, de simulation d'un

10

20

25

30

fonctionnement électrique ou de dimensionnement d'un condensateur tel que décrit ci-dessus.

D'autres particularités et avantages de la présente invention apparaîtront dans la description ci-après d'exemples de mise en œuvre non limitatifs, en référence aux dessins annexés, dans lesquels :

- la figure 1 est un schéma en perspective d'un condensateur auquel s'applique l'invention ;
  - la figure 2 est une vue en coupe du condensateur de la figure 1 ;
- la figure 3 est une vue en coupe d'un circuit électrique incorporant le condensateur des figures 1 et 2 ;
- la figure 4 illustre des condensateurs partiels associés à différents termes de l'estimation selon l'invention de la capacité du condensateur des figures 1 et 2;
- la figure 5 représente différentes zones de l'armature inférieure du condensateur des figures 1 et 2 ;
  - la figure 6 représente des variations de trois termes de l'estimation de la capacité du condensateur des figures 1 et 2 ;
  - la figure 7 est une vue en coupe d'une piste de transmission de signaux électriques à laquelle s'applique l'invention.

Dans ces figures, pour raison de clarté, les dimensions des différentes parties de composants représentées ne sont pas en proportion avec des dimensions réelles. Sur toutes les figures, des références identiques correspondent à des éléments analogues. On note N une direction perpendiculaire aux plaques, orientée vers le haut des figures. Les termes «audessus de», «au-dessous de», «sur», «sous», «supérieur» et «inférieur» utilisés dans la suite font référence à cette orientation.

L'invention est maintenant plus particulièrement décrite dans le cadre d'un premier exemple correspondant à l'estimation de la capacité d'un condensateur à faces parallèles, de valeur approximative 2 femtoFarad par micromètre-carré de surface (2 fF/µm²). Un tel condensateur est formé de deux

10

15

20

25

30

armatures métalliques, planes et rectangulaires, disposées en vis-à-vis. La première armature 1, en position supérieure sur la figure 1, possède une épaisseur  $t_{M1}$  de 0,18 micromètre (noté par la suite  $\mu$ m), une largeur W de 3,5  $\mu$ m et une longueur L de 138  $\mu$ m. La seconde armature 2, en position inférieure sur la figure 1, a par exemple une largeur de 5,9  $\mu$ m et une longueur de 140,4  $\mu$ m, respectivement parallèles à la largeur W et à la longueur L de l'armature 1. Ainsi, l'armature 2 présente une partie périphérique qui dépasse d'une largeur de 1,2  $\mu$ m (notée  $\Delta$ W sur la figure 3) autour d'une projection de l'armature 1 sur l'armature 2 selon la direction N. Les deux armatures 1, 2 sont constituées de cuivre ou d'aluminium, par exemple.

Un premier matériau diélectrique 3 recouvre la face supérieure de l'armature 2, et est en contact avec l'armature 1, contre la face inférieure de celle-ci. Le diélectrique 3 possède une épaisseur  $t_{Ox}$  de 0,032 µm entre les deux armatures 1 et 2, et une épaisseur  $t_{OxSt}$  de 0,015 µm en dehors de l'espace inter-armatures. Le matériau diélectrique 3 présente donc, sur sa face supérieure, une marche de hauteur  $t_{Ox}$ - $t_{OxSt}$  de 0,017 µm située au droit du pourtour de l'armature 1. La figure 2 est une vue en coupe du condensateur faisant apparaître  $t_{Ox}$  et  $t_{OxSt}$ . Le matériau diélectrique 3 est, par exemple, de l'oxyde de tantale  $Ta_2O_5$ , avec une permittivité diélectrique relative  $\epsilon_{Ox}$  de 7,25.

Un second matériau diélectrique 4 est disposé au dessus de l'armature 1 et du diélectrique 3 (voir figure 2). Il est composé de silice, par exemple, avec une permittivité diélectrique relative  $\epsilon_{\rm E}$  de 4,0.

La figure 3 représente une section d'un circuit intégré à plusieurs niveaux de métallisation M1, M2, M3, M4, M4bis, M5 et M6 disposés au dessus d'un substrat de silicium conducteur 10. M4bis est un niveau supplémentaire spécialement ménagé pour réaliser l'armature 1. Chaque niveau de métallisation comprend une couche de silice 11, 12, ..., 16 et 14bis, dans laquelle sont formées des parties métalliques 21, 22, ..., 26 et 24 bis. La couche 14 correspond au matériau diélectrique 4. Les parties métalliques 21, 22, ..., 26 et 24 bis constituent des connexions électriques parallèles au substrat 10 ou selon la direction N. Dans ce dernier cas, elles sont connues sous l'appellation de «vias». Les niveaux de métallisation M1, ..., M6 et M4bis

10

15

peuvent être réalisés selon la méthode Damascène, connue de l'Homme du métier.

L'armature 2 est réalisée au sein du niveau de métallisation M4. Le matériau diélectrique 3 est disposé dans un volume spécialement ménagé au sein de la couche 14 du niveau M4.

Ainsi que l'illustre la figure 3, les dépassements latéraux  $\Delta W$  de l'armature 2 par rapport à l'armature 1 permettent l'agencement de vias de contact 20 sur l'armature 2, disposés sur la périphérie de la face supérieure de l'armature 2, sans que ces vias ne soient en contact électrique avec l'armature 1. De plus, un désalignement des niveaux de métallisation M4 et M4bis l'un par rapport à l'autre, parallèlement à la surface du substrat 10, dû à un contrôle insuffisant de la position de masques de lithographie intervenant dans la réalisation de ces niveaux, altère peu la capacité du condensateur. En effet, l'armature 1 reste alors intégralement en vis-à-vis d'une partie de l'armature 2.

Comte tenu des valeurs numériques de permittivités et d'épaisseurs précédentes, et avec  $\epsilon_0$ = 8,854.10<sup>-12</sup> F/m pour la permittivité diélectrique du vide, on obtient les valeurs des grandeurs intermédiaires suivantes, selon les formules rappelées ci-dessous :

$$C_{0} = \frac{\epsilon_{0} \cdot \epsilon_{Ox}}{t_{Ox}} \qquad C_{0} = 2,006.10^{-3} \text{ F/m}^{2}$$

$$E_{0x} = \frac{\epsilon_{0x} \cdot \epsilon_{E}}{\epsilon_{0x} - \left(\frac{(\epsilon_{E} - \epsilon_{0x})^{2}}{(\epsilon_{E} + \epsilon_{0x})} \cdot \frac{t_{0xSt}}{t_{0x}}\right)} \qquad K = 3,771$$

$$k = 1 + \frac{t_{M1}}{t_{0x}} \qquad k = 6,625$$

$$a = -1 + 2k^{2} + 2k\sqrt{k^{2} - 1} \qquad a = 173,6$$

$$C_{1} = \frac{\epsilon_{0}}{\pi} \cdot \text{K Log(a)} \qquad C_{1} = 6,189.10^{-11} \text{ fF/}\mu\text{m}$$

Les deux premiers termes de l'estimation de la capacité C sont alors :

- 11 -

 $C_0 \cdot W \cdot L = 969,30 \text{ fF}$  et  $C_1 \cdot 2(W + L) = 17,52 \text{ fF}$ , et, par somme, une première estimation de la capacité C est 986,82 fF.

Cette première estimation peut être améliorée en tenant compte des termes liés à  $C_2$  et  $C_3$ . En reportant les valeurs précédentes de  $t_{Ox}$  et de a dans l'équation satisfaite par u(x), on obtient l'équation numérique suivante :

$$49087385 \cdot x = -13,25 \cdot Log \left( \frac{R(x)+1}{R(x)-1} \right) + 13,10 \cdot \frac{R(x)}{\left(R(x)^2-1\right)} + Log \left( \frac{13,17 \cdot R(x)+1}{13,17 \cdot R(x)-1} \right),$$
 avec 
$$R(x) = \sqrt{\frac{u(x)-1}{u(x)-173,56}} \ .$$

Par application de la méthode de résolution approximative de Newton à cette équation numérique, on obtient les valeurs suivantes de u, pour  $x=W=3,5~\mu m$  et  $x=L=138~\mu m$  : u(W)=2708,57 et u(L)=90056,39. Alors :

$$C_2(W) = \frac{\varepsilon_0}{\pi} \cdot K \cdot Log(\frac{u(W)}{a}),$$
 soit  $C_2(W) = 3,298.10^{-11} \text{ F/m},$ 

et

5

10

20

25

$$C_2(L) = \frac{\varepsilon_0}{\pi} \cdot K \cdot Log(\frac{u(L)}{a}),$$
 soit  $C_2(L) = 7,503.10^{-11} \text{ F/m}.$ 

En reportant x=W=3,5 µm et x=L=138 µm dans l'expression  $\theta(x) = 1 + \pi \frac{x}{2t_{Ox}}, \text{ on obtient } \theta(W) = 172,81 \text{ et } \theta(L) = 6777,76. \text{ L'équation}$ 

$$C_3(x) = \frac{\varepsilon_0 \cdot \varepsilon_{Ox}}{\pi} \cdot \left[ 2 - \text{Log4} - \text{Log}(1 - 2\exp(-2\theta(x))) \right]$$

donne alors  $C_3(W) \approx C_3(L) \approx 1,254.10^{-11} \ F/m$ . Les deux termes additifs supplémentaires de l'estimation de C sont par conséquent :  $[C_2(W) + C_3(W)] \cdot 2L = 12,56 \ fF$  et  $[C_2(L) + C_3(L)] \cdot 2W = 0,613 \ fF$ . On obtient alors une estimation totale de C de 999,98 fF.

Les inventeurs proposent par ailleurs une interprétation physique des différents termes précédents de l'estimation de la capacité C, sous forme de condensateurs partiels disposés en parallèle les uns par rapport aux autres. Ces condensateurs partiels sont identifiés de la façon décrite ci-dessous, et illustrés de facon schématique sur la figure 4 qui reprend les plaques 1 et 2 et

les matériaux diélectriques 3 et 4 de la figure 1, pour une moitié représentée du condensateur.

Le terme  $C_0 \cdot W \cdot L$ , qui constitue la contribution principale à l'estimation de C, correspond à un premier condensateur partiel formé par la surface inférieure de l'armature 1, et par la partie centrale  $P_0$  de la surface supérieure de l'armature 2, située en regard de l'armature 1 selon la direction N. Ce terme reprend l'expression de la capacité d'un condensateur plan à armatures identiques, connue de l'Homme du métier.

5

10

15

20

25

30

Les autres termes de la somme d'estimation de la capacité C sont des contributions de la périphérie du condensateur, proportionnelle aux éléments de longueur de cette périphérie.

Le terme  $C_1 \cdot 2(W+L)$  correspond à une capacité par unité de longueur  $C_1$  multipliée par la longueur du périmètre de l'armature 1. Il peut être associé à un condensateur partiel repéré par  $C_1$  sur la figure 4, formé par les côtés 1c de l'armature 1 parallèles à la direction N, et par une zone  $P_1$  de la partie périphérique de l'armature 2, représentée sur les figures 4 et 5. En effet, des lignes de champ électrique relient entre elles ces parties d'armatures, contribuant à l'effet de condensateur global.

Les termes  $[C_2(W)+C_3(W)]\cdot 2L$  et  $[C_2(L)+C_3(L)]\cdot 2W$  correspondent respectivement à des contributions de bords de l'armature 1, pris deux à deux selon la longueur et la largeur de l'armature 1. Ils sont ainsi respectivement proportionnels à 2L et 2W.  $C_2(W)\cdot 2L$  correspond à un condensateur partiel formé, d'une part, par une zone périphérique de la face supérieure de l'armature 1, le long de chaque bord de l'armature 1 de longueur L, et d'autre part par une zone  $P_{2L}$  périphérique de la face supérieure de l'armature 2 (condensateur partiel repéré par  $C_2(W)$  sur la figure 4, et voir la figure 5). La zone  $P_{2L}$  est située à l'extérieur de la zone  $P_1$ .

Le terme C<sub>3</sub>(W).2L correspond à un condensateur partiel formé, d'une part, par une zone périphérique de la face inférieure de l'armature 1, le long d'un bord de longueur L de l'armature 1, et d'autre part par une zone P<sub>31</sub>

périphérique de la face supérieure de l'armature 2 (condensateur partiel repéré par  $C_3(W)$  sur la figure 4, et voir la figure 5). La zone  $P_{3L}$  est située entre les zone  $P_0$  et  $P_1$ .

Ces interprétations physiques des termes  $C_2(W).2L$  et  $C_3(W).2L$  peuvent être transposées pour interpréter les termes  $C_2(L).2W$  et  $C_3(L).2W$ , en introduisant les zones  $P_{2W}$  et  $P_{3W}$  de la surface supérieure de l'armature 2, telles que représentées sur la figure 5.

5

10

15

20

25

30

Lorsque la taille du condensateur est diminuée, correspondant à des technologies de fabrication selon des niveaux d'intégration croissants, les différents termes de l'estimation de C apparaissent dans l'ordre d'importance suivant :  $C_0.W.L > C_1.2(W+L) > C_2(W).2L$ ,  $C_3(W).2L$ ,  $C_2(L).2W$  et  $C_3(L).2W$ . Ce classement fait apparaître une contribution due à l'épaisseur de l'armature 1 prépondérante par rapport aux contributions périphériques respectives des faces supérieure et inférieure de l'armature 1. Il est illustré par la figure 6 qui représente les variations des trois termes  $C_1.2(W+L)$ ,  $C_2(W).2L+C_2(L).2W$  et  $C_3(W).2L+C_3(L).2W$  lorsque l'épaisseur  $t_{M1}$  de l'armature 1 varie. Les valeurs de  $t_{Ox}$ ,  $t_{OxSt}$ , W, L,  $\epsilon_{Ox}$ ,  $\epsilon_E$  correspondant à la figure 6 sont celles citées plus haut.

Afin d'obtenir des simulations numériques particulièrement précises du comportement du condensateur au sein du circuit électrique représenté sur la figure 3, l'interaction entre le condensateur et le substrat 10 peut être décrite par une autre capacité, dite capacité d'interaction avec le substrat. Par simplification, cette capacité d'interaction avec le substrat ne prend en compte que l'effet du substrat sur l'armature 2, plus proche du substrat 10 que l'armature 1. Selon la figure 3, d représente la distance entre la surface du substrat 10 et la face inférieure de l'armature 2, soit 5,32 μm dans l'exemple considéré. ΔW représente les portions de largeur supplémentaires de l'armature 2 par rapport à l'armature 1, dans le plan de la figure 3. Compte tenu des dimensions citées plus haut, l'armature 2 présente des sur-longueurs de mêmes dimensions par rapport à l'armature 1, selon la direction perpendiculaire au plan de la figure 3.

10

15

20

Il apparaît que les principes et formules présentés ci-dessus en relation avec les deux armatures 1 et 2 peuvent être transposés au système formé par l'armature 2 et le substrat 10. Ces principes et formules permettent de prendre en compte identiquement deux matériaux diélectriques distincts, disposés dans les niveaux de métallisation M1 à M4 selon une configuration analogue à celle des matériaux 3 et 4 précédents.

Un second exemple d'illustration de l'invention est décrit maintenant, qui concerne le dimensionnement d'un condensateur à faces parallèles, dont la capacité par unité de surface est approximativement 5 fF/ $\mu$ m². Un tel condensateur possède une structure analogue à celle représentée sur les figures 1 et 2, avec les données numériques suivantes :  $t_{M1}$ =0,21  $\mu$ m;  $t_{Ox}$ =0,040  $\mu$ m;  $t_{Ox}$ =0,036  $\mu$ m;  $\epsilon_{Ox}$ =23,0;  $\epsilon_{E}$ =4,0. Le procédé de fabrication utilisé impose en outre la largeur de l'armature 1 : W=3,5  $\mu$ m. Le dimensionnement du condensateur consiste à déterminer la longueur L de l'armature 1 afin que la capacité (d'interaction entre les armatures 1 et 2) ait une valeur fixée par le concepteur du circuit électrique incorporant le condensateur. A titre d'exemple, la capacité voulue est 1000 fF.

Une première estimation de la longueur L peut ne prendre en compte que les termes de la capacité associés à  $C_0$  et à  $C_1$ . Dans ce cas, les étapes de l'estimation numérique de L sont les suivantes :

$$- \text{calcul de } C_0 = \frac{\epsilon_0 \cdot \epsilon_{Ox}}{t_{Ox}} : \qquad \qquad \text{soit } C_0 = 5,091.10^{-3} \text{ F/m}^2 ;$$
 
$$- \text{calcul de } K = \frac{\epsilon_{Ox} \cdot \epsilon_E}{\epsilon_{Ox} - \left(\frac{\left(\epsilon_E - \epsilon_{Ox}\right)^2}{\left(\epsilon_E + \epsilon_{Ox}\right)} \cdot \frac{t_{OxSt}}{t_{Ox}}\right)} : \qquad \text{soit } K = 2,651 ;$$
 
$$- \text{calcul de } k = 1 + \frac{t_{M1}}{t_{Ox}} : \qquad \qquad \text{soit } k = 6,25 ;$$
 
$$- \text{calcul de } a = -1 + 2k^2 + 2k\sqrt{k^2 - 1} : \qquad \text{soit } a = 154,24 ;$$
 
$$- \text{calcul de } C_1 = \frac{\epsilon_0}{\pi} \cdot K \cdot \text{Log(a)} : \qquad \text{soit } C_2 = 1,156.10^{-10} \text{ fF/m}.$$

La première estimation L<sub>1</sub> de la longueur L est alors

$$L_1 = \frac{C_u - 2 \cdot C_1 \cdot W}{C_0 \cdot W + 2C_1}$$
, soit  $L_1 = 55,36 \ \mu m$ .

15

20

25

Cette estimation  $L_1$  est améliorée en prenant en compte, en outre, les termes associés à  $C_2$  et à  $C_3$  dans l'estimation de la capacité du condensateur. On calcule alors  $C_2(W)$ ,  $C_2(L_0)$ ,  $C_3(W)$  et  $C_3(L_0)$ , de la même façon que dans le premier exemple. En prenant comme valeur initiale  $L_0$ =W=3,5  $\mu$ m, on obtient :  $C_2(W) = C_2(L_0) = 5,982.10^{-11}$  F/m et  $C_3(W) = C_3(L_0) = 3,978.10^{-11}$  F/m. La première estimation  $L_1$  de L est alors :

$$L_1(L_0) = \frac{C_0 - 2W(C_1 + C_2(L_0) + C_3(L_0))}{C_0 \cdot W + 2C_1 + 2(C_2(W) + C_3(W))}$$
 soit L<sub>1</sub>= 54,714 µm.

En itérant deux fois l'application de cette formule, on obtient  $L_2(L_1)$ = 54,691 µm, de même que  $L_3(L_2)$ = 54,691 µm, ce qui met en évidence la convergence rapide de la série d'estimations de la longueur L ainsi obtenue. La limite de cette série donne la valeur de L à adopter pour la fabrication du condensateur : L=54,69 µm.

Les avantages et intérêts de ce procédé de détermination de la longueur d'un condensateur apparaîtront de façon évidente à l'Hommé du métier, en particulier pour la simplicité des calculs utilisés et la précision du résultat obtenu.

Les deux exemples présentés précédemment illustrent deux aspects distincts de l'invention. Le premier aspect consiste à estimer une capacité à partir de toutes les données géométriques et des permittivités diélectriques des matériaux du composant électronique. Le second aspect consiste à déterminer une dimension d'un condensateur afin d'obtenir une valeur de capacité recherchée. Ces deux aspects se rapportent à la même invention, étant basés sur les mêmes formules, utilisées de deux façons différentes par transformation mathématique.

Les composants considérés dans ces deux exemples sont des condensateurs, pris à titre d'illustration. L'invention peut être appliquée de façon identique à des composants d'une autre nature, dont la structure est compatible avec la configuration du modèle. Une piste de transmission de signaux électriques, telle que représentée à la figure 8, constitue un exemple alternatif.

Selon la figure 7, une piste métallique 1, de forme générale parallélépipédique, de grande dimension perpendiculaire au plan de la figure. est disposée au sein d'une couche d'un matériau diélectrique 4, au dessus de la surface d'un substrat conducteur 2. Le matériau de la piste 1 est par exemple du cuivre, et le substrat 2 est par exemple en silicium. Le matériau diélectrique 4 est par exemple de la silice. De façon connue en soi, les interactions électrostatiques entre la piste 1 et le substrat 2 sont de type capacitif, et dépendent principalement de la permittivité diélectrique du matériau 3 disposé entre la piste 1 et le substrat 2. Afin de réduire ces interactions, le matériau diélectrique 3 est choisi de façon à présenter une valeur de permittivité diélectrique particulièrement faible. Pour cela, il peut être un matériau organique, de type polymère par exemple, ou un matériau poreux. Eventuellement, le volume correspondant au matériau diélectrique 3 peut être laissé vide, en utilisant un procédé de fabrication adapté au circuit ainsi conçu. Dans une configuration particulièrement utilisée, le matériau diélectrique 3 présente deux faces parallèles sur toute son étendue parallèlement au substrat 2, de sorte que  $t_{Ox}=t_{OxSt}$ .

Ce dernier exemple illustre encore l'intérêt particulier de l'invention, consistant en la prise en compte de deux milieux diélectriques distincts adjacents 3 et 4, dont les comportements électrostatiques respectifs, caractérisés par leurs permittivités diélectriques, peuvent être très différents.

5

. 10

15

20

### REVENDICATIONS

- 1. Procédé pour estimer une capacité électrique d'un composant de circuit comportant :
  - une première plaque conductrice rectangulaire (1), de largeur W, de longueur L et d'épaisseur  $t_{M1}$ ;
  - une seconde plaque conductrice (2) parallèle à la première plaque et espacée de celle-ci d'une distance t<sub>Ox</sub>, ayant une partie centrale rectangulaire en regard de la première plaque et une partie périphérique entourant ladite partie centrale;
  - un premier matériau diélectrique homogène, de permittivité diélectrique relative  $\epsilon_{Ox}$ , disposé entre les première et seconde plaques et ayant une épaisseur égale à  $t_{Ox}$  entre les deux plaques et à  $t_{OxSt}$  au droit de ladite partie périphérique de la seconde plaque, de sorte que ledit premier matériau diélectrique présente une marche de hauteur  $t_{Ox}$ - $t_{OxSt}$  sur le pourtour de la première plaque ; et
  - un second matériau diélectrique homogène (4), de permittivité diélectrique relative  $\epsilon_{\rm E}$  entourant la première plaque et le premier matériau diélectrique,
- le procédé comprenant l'obtention d'une estimation de la capacité du composant comme une somme de plusieurs termes incluant au moins deux termes de la forme  $C_0 \cdot W \cdot L$  et  $C_1 \cdot 2(W + L)$ , avec  $C_0 = \frac{\epsilon_0 \cdot \epsilon_{OX}}{t_{OX}}$  et

$$C_1 = \frac{\varepsilon_0}{\pi} \cdot K \cdot Log(a),$$

10

15

•  $\epsilon_0$  étant la permittivité diélectrique du vide,

• 
$$K = \frac{\varepsilon_{\text{Ox}} \cdot \varepsilon_{\text{E}}}{\varepsilon_{\text{Ox}} - \left(\frac{\left(\varepsilon_{\text{E}} - \varepsilon_{\text{Ox}}\right)^{2}}{\left(\varepsilon_{\text{E}} + \varepsilon_{\text{Ox}}\right)} \cdot \frac{t_{\text{OxSt}}}{t_{\text{Ox}}}\right)}$$

• 
$$a = -1 + 2k^2 + 2k\sqrt{k^2 - 1}$$
 avec  $k = 1 + \frac{t_{M1}}{t_{Ox}}$ .

- 2. Procédé selon la revendication 1, dans lequel les termes de la somme incluent en outre deux termes de la forme  $[C_2(W)+C_3(W)]\cdot 2L$  et  $[C_2(L)+C_3(L)]\cdot 2W$ , avec pour x=W ou L:  $C_2(x)=\frac{\epsilon_0}{\pi}\cdot K\cdot Log(\frac{u(x)}{a})$  et  $C_2(x)=\frac{\epsilon_0\cdot\epsilon_{0x}}{\pi}\cdot [2-Log4-Log(1-2\exp(-2\theta(x)))]$ .
- 5  $C_3(x) = \frac{\varepsilon_0 \cdot \varepsilon_{Ox}}{\pi} \cdot [2 \text{Log4} \text{Log}(1 2\exp(-2\theta(x)))],$ 
  - la quantité u(x) étant une estimation d'une solution de l'équation  $\frac{\pi}{2}\frac{x}{t_{ox}} = -\frac{a+1}{\sqrt{a}}\cdot Log\left(\frac{R(x)+1}{R(x)-1}\right) + \frac{a-1}{\sqrt{a}}\cdot \frac{R(x)}{\left(R(x)^2-1\right)} + Log\left(\frac{R(x)\sqrt{a}+1}{R(x)\sqrt{a}-1}\right), \quad \text{avec}$   $R(x) = \sqrt{\frac{u(x)-1}{u(x)-a}}, \text{ et}$
  - $\theta(x) = 1 + \pi \frac{x}{2t_{Ox}}$ .
- 3. Procédé selon la revendication 2, dans lequel la quantité u(x) est obtenue en utilisant une méthode itérative de résolution approximative d'équation.
  - 4. Procédé selon la revendication 3, dans lequel ladite méthode itérative est la méthode de Newton.
- 5. Procédé selon l'une quelconque des revendications 1 à 4, dans lequel ledit composant de circuit est un condensateur, et dans lequel les première et seconde plaques conductrices (1, 2) comprennent chacune une armature dudit condensateur.

- 6. Procédé selon l'une quelconque des revendications 1 à 4, dans lequel les première et seconde plaques conductrices (1, 2) comprennent chacune une portion de pistes de transport de signaux électriques.
- 7. Procédé selon l'une quelconque des revendications 1 à 4, dans lequel la seconde plaque conductrice (2) comprend un substrat conducteur portant les premier et second matériaux diélectriques (3, 4) et la première plaque conductrice (1).

10

15

- 8. Procédé de simulation numérique d'un fonctionnement électrique d'un circuit, le procédé de simulation utilisant au moins une capacité d'un composant du circuit estimée selon l'une quelconque des revendications 1 2 7.
- 9. Procédé pour dimensionner un condensateur de capacité électrique Cu comprenant :
  - une première plaque conductrice rectangulaire (1), de largeur W, de longueur L et d'épaisseur t<sub>M1</sub>;
  - une seconde plaque conductrice (2) parallèle à la première plaque et espacée de celle-ci d'une distance t<sub>Ox</sub>, ayant une partie centrale rectangulaire en regard de la première plaque et une partie périphérique entourant ladite partie centrale;

\*

- un premier matériau diélectrique homogène, de permittivité diélectrique relative  $\epsilon_{\rm Ox}$ , disposé entre les première et seconde plaques et ayant une épaisseur égale à  $t_{\rm Ox}$  entre les deux plaques et à  $t_{\rm OxSt}$  au droit de ladite partie périphérique de la seconde plaque, de sorte que ledit premier matériau diélectrique présente une marche de hauteur  $t_{\rm Ox}$ - $t_{\rm OxSt}$  sur le pourtour de la première plaque ; et
- 25 un second matériau diélectrique homogène (4), de permittivité diélectrique relative  $\epsilon_{\rm E}$  entourant la première plaque et le premier matériau diélectrique,

le procédé comprenant le calcul d'une première valeur approchée  $L_1$  de la longueur L comme un quotient entre une somme de premiers termes incluant  $C_u$  et au moins un terme de la forme  $-2 \cdot C_1 \cdot W$ , et une somme de seconds termes incluant au moins deux termes de la forme  $C_0 \cdot W$  et  $2 \cdot C_1$ , avec

5 
$$C_0 = \frac{\varepsilon_0 \cdot \varepsilon_{Ox}}{t_{Ox}}$$
 et  $C_1 = \frac{\varepsilon_0}{\pi} \cdot K \cdot Log(a)$ ,

•  $\epsilon_0$  étant la permittivité diélectrique du vide,

$$\bullet \ \ \mathsf{K} = \frac{\epsilon_{\mathsf{Ox}} \cdot \epsilon_{\mathsf{E}}}{\epsilon_{\mathsf{Ox}} - \left(\frac{\left(\epsilon_{\mathsf{E}} - \epsilon_{\mathsf{Ox}}\right)^2}{\left(\epsilon_{\mathsf{E}} + \epsilon_{\mathsf{Ox}}\right)} \cdot \frac{t_{\mathsf{OxSt}}}{t_{\mathsf{Ox}}}\right)},$$

• 
$$a = -1 + 2k^2 + 2k\sqrt{k^2 - 1}$$
 avec  $k = 1 + \frac{t_{M1}}{t_{Ox}}$ .

10. Procédé selon la revendication 9, dans lequel lesdits premiers termes incluent en outre deux termes de la forme  $-2 \cdot C_2(L_0)$ .W et  $-2 \cdot C_3(L_0)$ .W,  $L_0$  étant une valeur initiale déterminée, et dans lequel lesdits seconds termes incluent en outre deux termes de la forme  $2 \cdot C_2(W)$  et  $2 \cdot C_3(W)$ , avec pour x=W ou  $L_0 : C_2(x) = \frac{\epsilon_0}{\pi} \cdot K \cdot Log(\frac{u(x)}{a})$ , et

$$C_3(x) = \frac{\varepsilon_0 \cdot \varepsilon_{Ox}}{\pi} \cdot \left[ 2 - \text{Log4} - \text{Log}(1 - 2\exp(-2\theta(x))) \right],$$

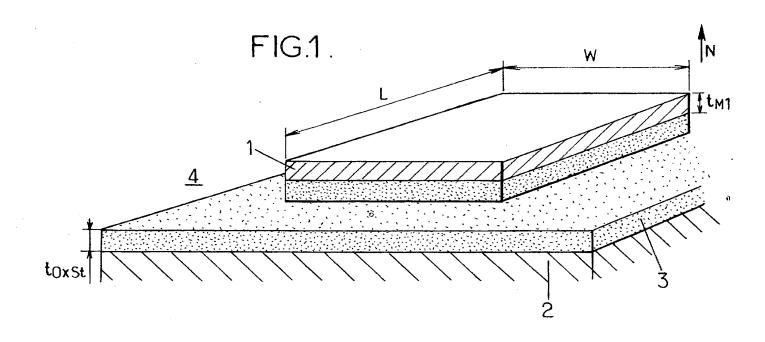
• la quantité u(x) étant une estimation d'une solution de l'équation  $\frac{\pi}{2} \frac{x}{t_{ox}} = -\frac{a+1}{\sqrt{a}} \cdot Log \left( \frac{R(x)+1}{R(x)-1} \right) + \frac{a-1}{\sqrt{a}} \cdot \frac{R(x)}{\left(R(x)^2-1\right)} + Log \left( \frac{R(x)\sqrt{a}+1}{R(x)\sqrt{a}-1} \right), \quad \text{avec}$   $R(x) = \sqrt{\frac{u(x)-1}{u(x)-a}}, \text{ et}$ 

• 
$$\theta(x) = 1 + \pi \frac{x}{2t_{Ox}}$$
.

- 11. Procédé selon la revendication 10, dans lequel la quantité u(x) est obtenue en utilisant une méthode itérative de résolution approximative d'équation.
- 12. Procédé selon la revendication 11, dans lequel ladite méthode itérative est la méthode de Newton.

10

- 13. Procédé selon l'une quelconque des revendications 10 à 12, incluant en outre le calcul des grandeurs  $C_2(L_1)$  et  $C_3(L_1)$ , et comprenant le calcul d'une seconde valeur approchée  $L_2$  de la longueur L comme un quotient entre une somme de troisièmes termes et une somme de quatrièmes termes, lesdits troisièmes termes comprenant  $C_u$ ,  $-2 \cdot C_1 \cdot W$ ,  $-2 \cdot C_2(L_1) \cdot W$  et  $-2 \cdot C_3(L_1) \cdot W$ , lesdits quatrièmes termes comprenant  $C_0 \cdot W$ ,  $2 \cdot C_1$ ,  $2 \cdot C_2(W)$  et  $2 \cdot C_3(W)$ .
- 14. Procédé selon l'une quelconque des revendications 10 à 13, ¿dans lequel la valeur initiale L<sub>0</sub> est égale à la largeur W.
- 15. Programme d'ordinateur comprenant des instructions pour appliquer un procédé selon l'une quelconque des revendications 1 à 14 lors d'une exécution du programme dans un ordinateur.



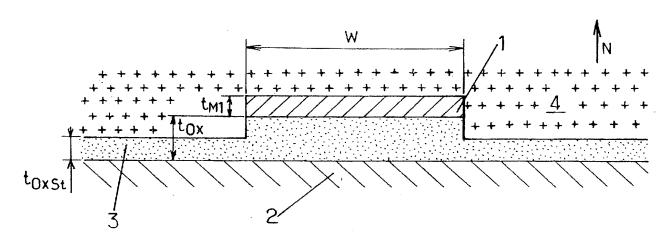
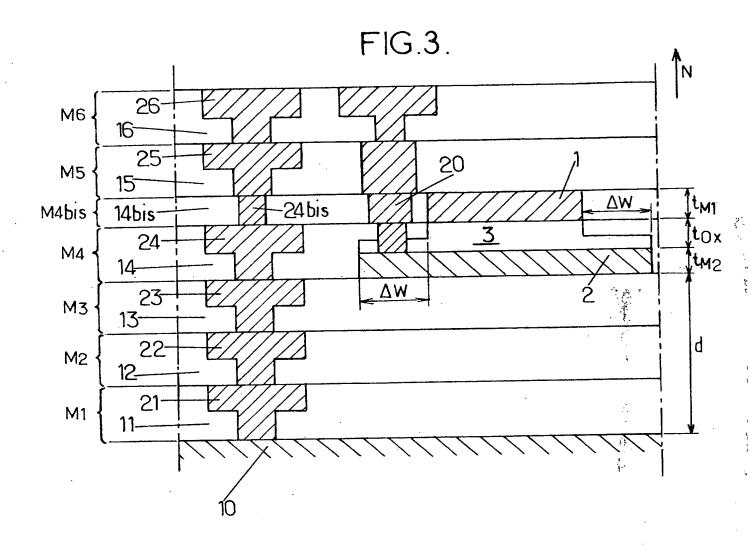


FIG.2.

2/4



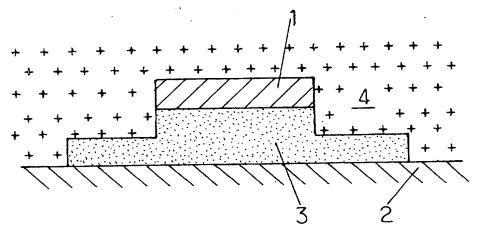
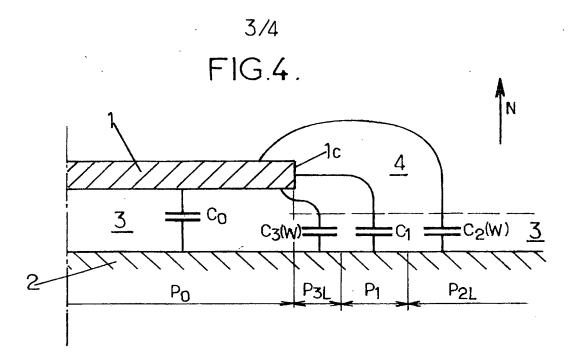


FIG.7.



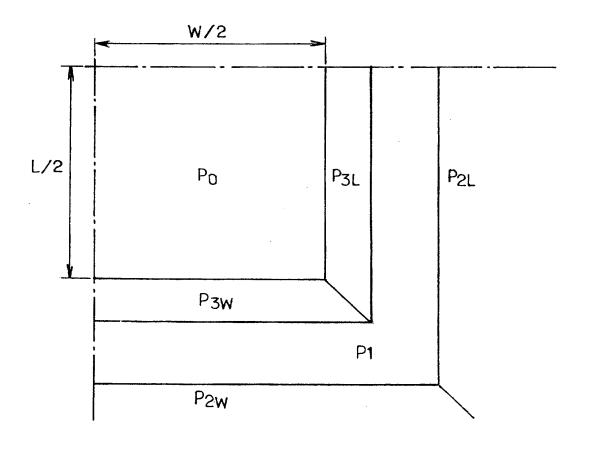
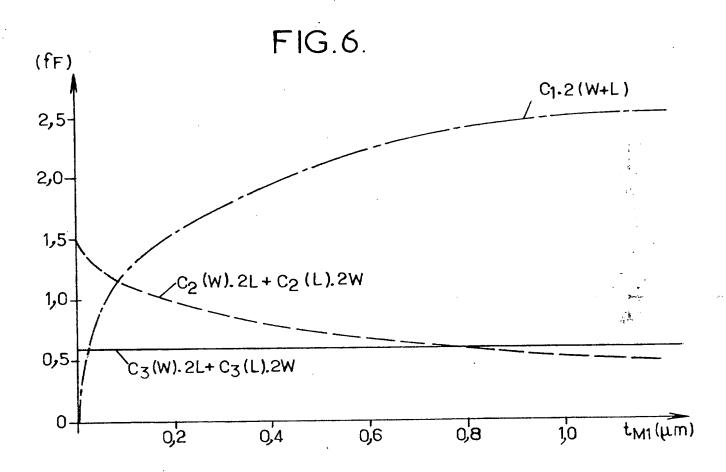


FIG.5.



DÉPARTEMENT DES BREVETS

### reçue le 10/10/02

### BREVET D'INVENTION



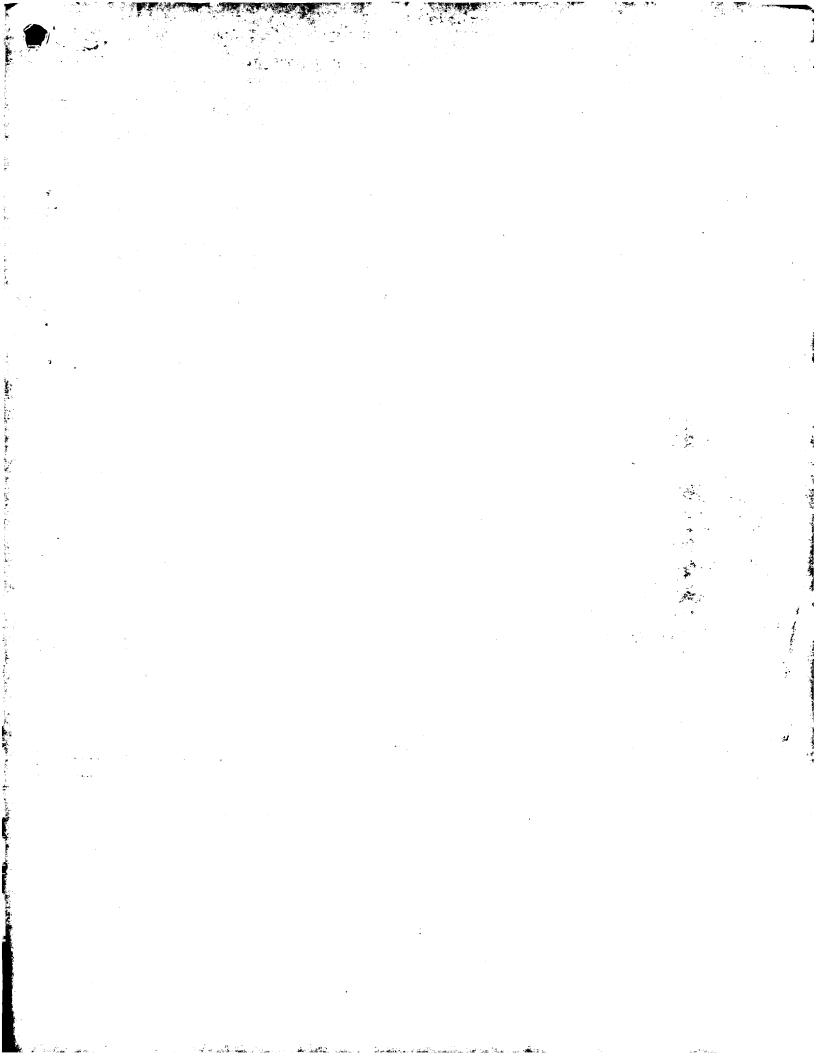
Code de la propriété intellectuelle - Livre VI



## DÉSIGNATION D'INVENTEUR(S) Page Nº .4/.4. (Si le demandeur n'est pas l'inventeur ou l'unique inventeur)

5 bis, rue de Saint Pe 5800 Paris Cedex 08 Héphone : 33 (1) 53	04 53 04 Télécopie : 33 (1) 42 94	86 54 Cet imprimé est à remplir lisiblement à l'encre noire DB 113 W /30030					
Vos références pour ce dossier (facultatif)		BLO/PHB/NC/BFF020260					
N° D'ENREGISTREMENT NATIONAL		0211426					
PROCEDE I	VENTION (200 caractères ou c POUR DETERMINER UNE INER UN TEL COMPOSAN	CAPACITE ELECTRIQUE D'UN COMPOSANT DE CIRCUIT, ET PROCEDE POUR					
	LECTRONICS SA						
DESIGNE(NT) utilisez un for	EN TANT QU'INVENTEU mulaire identique et num	R(S) : (Indiquez en haut à droite «Page N° 1/1» S'il y a plus de trois inventeurs, érotez chaque page en indiquant le nombre total de pages).					
Nom		PICOLLET Eric					
Prénoms Adresse	Rue	Le Crozat - Fond de France 38580 LA FERRIERE FRANCE					
	Code postal et ville						
Société d'appartenance (facultatif)		\$#\$# <b>\$</b> #\$# <b>\$</b> #\$###					
Nom		MINONDO Michel					
Prénoms Adresse	Rue	24 Rue Bellonte 38400 Saint Martin d'Hères FRANCE					
	Code postal et ville						
Société d'appar	tenance (facultatif)						
Nom							
Prénoms							
Adresse	Rue						
	Code postal et ville						
Société d'appartenance (facultatif)  DATE ET SIGNATURE(S)  DU (DES) DEMANDEUR(S)  OU DU MANDATAIRE  (Nom et qualité du signataire)		CABINET PLASSERAUD  Bertrand LOISEL					
		CPI N° 940311					

La loi n°78-17 du 6 janvier 1978 relative à l'informatique, aux fichiers et aux libertés s'applique aux réponses faites à ce formulaire. Elle garantit un droit d'accès et de rectification pour les données vous concernant auprès de l'INPI.



jarberi k	Acces -	u u		orange, Processing to the second of the sec	· · · · · · · · · · · · · · · · · · ·		
ľ		• .					4=4
						5	
						* * * * * * * * * * * * * * * * * * * *	
							Taran Taran
							E Aller
da (							**
							2 (1) (1) (1) (1) (1) (1) (1) (1) (1) (1)
							<b>30</b>
							3
%. ∳ ⊌							
							K. C.
							**************************************
	÷		ъ.				10-403
			•				
<b>)</b>							
district.							
e)j				•			) (1) (1) (1) (1) (1) (1) (1) (1) (1) (1
			*,		*		96 4
-							
						•	
		e*					
							· <b>·</b> · <b>!</b>